PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-035568

(43)Date of publication of application: 15.02.1991

(51)Int.CI.

H01L 33/00

(21)Application number: 02-169680

(71)Applicant : HEWLETT PACKARD CO <HP>

(22)Date of filing:

27.06.1990

(72)Inventor: HAITZ ROLAND H

(30)Priority

Priority number : 89 372275

Priority date: 27.06.1989

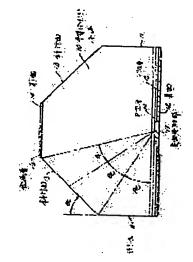
Priority country: US

(54) LIGHT-EMITTING DIODE AND ITS MANUFACTURING METHOD

(57) Abstract:

PURPOSE: To improve the efficiency for taking out light from a LED by enabling a transparent semiconductor body between the junction part at a backside and an electrical connection part at a front side to be in the shape of a polygonal base part, where a pyramid whose tip part is cut off is placed.

a semiconductor material body 10 with a flat reverse side 12, a plurality of side surfaces 11 are extended vertically toward the backside 12. A plurality of inclined surfaces 13 with the same number as that of the side surfaces 11 are mounted on the inclined surfaces 13. The tip of the resultant pyramid is cut off by a front surface 14 that is in parallel with the reverse side 11. An electrical contact part is created at the backside 12 and the front side 14, thus discharging light from a pn-junction part in a semiconductor body 10. This kind of LED basically has twelve escape cones and an internally reflected light that did not escape the first time enters



an escape cone with a high probability due to reflection, thus improving a take-out efficiency by two fold being larger than that of a conventional LED.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

⑲日本国特許庁(JP)

10 特許出願公開

[®] 公開特許公報(A) 平3-35568

Int. Cl. 3

識別記号

庁内整理番号

❸公開 平成3年(1991)2月15日

H 01 L 33/00

A 7733-5F

審査請求 未請求 請求項の数 3 (全7頁)

9発明の名称 発光ダイオードおよびその製造方法

②特 頭 平2-169680

@出 頤 平2(1990)6月27日

優先權主張

❷1989年6月27日❷米园(US)⑩372,275

②発明者 ローランド・エイチ・

アメリカ合衆国カリフオルニア州ポートラ・パレイ アデ

ハイツ イアー・レイン 25

願 人 ヒユーレツト・パツカ ード・カンパニー

アメリカ合衆国カリフォルニア州パロアルト ハノーバ

ー・ストリート 3000

四代理 人 弁理士 長谷川 次男

明 稲 書

1. 発明の名称

発光ダイオードおよびその製造方法

- 2. 特許請求の範囲
- (1)下記の(a)ないし(c)を設けてなる発 光ダイオード:
 - (a)裏面の接合部;
 - (b)前面の電気接続部;
- (c) 前記裏面の接合部と前記前面の電気接続 部との間の透明な半導体本体:前記本体は先端部 が切り取られた角角を載設した多角形の基部の形 状を有している。
- (2)下記の(a)ないし(d)を設けてなる発 光ダイオード:
- (a) 下記の (a 1) ないし (a 4) を有 する半導体材料本体:
 - (a-1)喜面:
 - (a~2)前記裏面に平行な前面:
 - (a-3)前記裏面に垂直な複数の側面;
 - (a-4)前記側面および前記前面と交差す

- る、前記側面と同数の複数の斜行面:
 - (b) 前紀前面と電気接触を取る手段;
 - (c)前記裏面と電気接触を取る手段:
- (d) 前記本体内の前記裏面と前記前面との間にあり光を放出するpn接合。
- (3) 下記の (a) ないし (d) のステップを設けてなる発光ダイオードの製造方法:
- (a) 複数の発光ダイオードを形成するための ドーピングされた領域を育する半導体ウェファを 形成する:
- (b) 前記ウエファの前面に互いに平行なV字状の溝の第1の並びをソーイングによって切り込む;
- (c) 前記ウエファの前面に互いに平行でかっ 前記第1の並びに交差するV字状の海の並びをソ ーインク^{*}によって切り込む:
- (d) 前記ウエファの面に垂直であり前記V字 状の溝の底から前記ウエファを買いて伸びている 面に添って個々のダイオードを互いに分離し、も って斜めになった縁を有する発光ダイオードを作

8.

3. 発明の詳細な説明

[発明の技術分野]

本発明は、従来の発光ダイオードに比べて大きな光出力を持つ透明な発光ダイオードに関する。

【従来技術及びその問題点】

近年、発光ダイオード(LED)は幅広いアプリケーションに用いられる一般的デバイスとなっている。可視領域では、LEDは電子装置とユーザとのコミュニケーションを提供する。赤外線ではLEDは通信用に幅広く応用できる。LEDは入力信号を出力からデカップリングするための光学式アイソレータに使用することができる。多くのアプリケーションにおいて、LEDが与えられた電波に対して大量の光を放出することが重要な要項をなっている。

透明LEDはLEDを形成する半導体中のpn 接合邸において光を放出する。光はこの接合部からあらゆる方向に放出され、デバイスの透明性の ため、その4つの側面および前面から放出される。

の内の下式で与えられる割合 f の部分がそのよう な円錐中に入る:

$$\int = \frac{1}{2} \left(1 - \cos \theta_c \right) \left[1 - \left(\frac{nc - np}{nc + np} \right)^2 \right]$$

ここで、かっこ内の項は、フレネル反射損の補正 である。ncが3、3、npが1、5の時、脱出 円難 (escape come) は等方性光麗から放出され る光の約5、2%を含む。

LEDチップは通常、スクライブおよびプレイ ク技術によって制作され、その側面は前面および 背面と交差する平滑な結晶面となっている直方体 となる。

LEDチャプは、6つの直交面を持ち、従って 6つの股出円権を持ちうる。この用な矩形体(rectangular body)では、反射された光線は入射 角を変えることはない。 含い換えれば、6つの設 出円機の外側に向けて放出された光線は、何度反 射されても常に設出円離の外側のままである。こ のような光線は最終的に吸収されるまでLED内 裏面は不透明であるが、多少の光がそこから反射 されて側面および胸面から放出される。 前面の一 邸は電気接触が必要なため、接紙されることがあ る。 徒って、光は4つの側面および前面の一部か ら放出される。

半導体の屈折率ncを、3、3、半導体の周囲の通明プラスティックの屈折率npを1、5と仮定すると、内部での全反射の臨界角は、2.7度である。点光振が等方性であると仮定すると、光束

郎で反射し続ける。

側面を向いている4つの説出円増は妨害を受けない。後部の接触面を向いている円幾内の光線は、一部は吸収され、また一部は前面に向かって反射される。前面に向いている円幾内の光線は、一部は前面を透過し、また一部は前面の電気接触によって海蔽・吸収される。その結果、典型的な過明しEDにおいては光はおよそ5つの円増だけを通して取り出される。すなわちしEDが発生した光の約25%が実際に放出される。

LEDが透明プラスティックの代わりに空気中で動作する場合は、放出はより悪くなる。なぜなら、内部での全反射の臨界角がわずか約16度から18度であるからである。このため、光の取り出し効率を最大とするために通常、LEDを透明プラスティックに埋め込んで動作させる。

例えば、チップをへきかい面にそって割る (cleave) 代わりに掲引きして(saw)、不完全な 矩形体にすることによって、多少租い側面を得る ことができる。光はこの様な荒い面によって、非 説出(non-escape)方向から、説出円離内に散乱される。説出円離中の光の幾分かは荒い面から内部で反射する。更に、光の方向をランダム化するには多数回の反射を必要とし、吸収のレベルが無視できないものであるため、LED中に長い光経路を設けても、その結果取り出し効率はさほど向トしない。

. これにより、取り出し効率を従来のLEDの2倍 にまで向上させることができる。

[実施例]

LEDは、砒化ガリウム、増化ガリウム、GaAsii, P,等の半導体材料本体 1 0 の形態である。本発明の実施例においては、LEDは重面 1 2 に垂直な 4 つの側面 1 1 を育する矩形の基部は产持つ。典型的な実施例においては、この基部は正方形である。この基部の上には、4 つの釘行り取られた角錐が乗る。前面の一部には、LEDへ電気接触を取るためのアルミニウムあるいは金ーゲルマニウム合金などの金属層 1 6 がある。

電気接触は、LEDの底部に金一ペリリウム合金などの金属層を通して取られる。裏面接触部 17の大部分は、半導体本体から、介在する誘電体のシリカ層 18によって絶縁されている。裏面金属層は、シリカ層 18の閉口を通して、主としてn型材料である半導体本体中のp型材料の層 19に電気接触が取られる。その結果得られるpn接

る。この様な技術によって製作したLEDのコストは、ほとんどのアプリケーションにとっては大変高価なものになる。

〔発明の目的〕

本発明は、上述した従来技術の問題点を解消し、 LEDからの光の取り出し効率を向上させること を目的とする。

[発明の概要]

本発明の一実施例によれば、平坦な裏面を持つ 半導体材料本体によって形成された透明LEDが 提供される。複数の側面が裏面に垂直に伸びてい る。その上に、側面の数と同数である複数の斜行 面(dlagonal face)が乗る。その結果できる角 難の先端は裏面と平行な前面によって切り取られ る。

裏面と前面に電気接触部が作られ、半導体本体 部中のPn接合部から光が放出される。

このようなLEDは、基本的に12個の税出円 難を持ち、1回目には脱出しなかった内部反射光 は、反射によりかなりの確率で脱出円離内に入る。

合部から光が放出され、放出された波長に対して 透明である半導体材料中を透過する。

取り出し効率の改善を説明するため、光がpn 使合部の中心にある点光源から等方の中心にある点光源から等方の中心にある点光源が使合部の中心に角度 の定定する。夫々の側面が使合部の中心に側面が使 の定定する。大々の側面が使合部の半分は側面が が出する(のことの大きなのが、 対する)。円錐の他の半分すなわち裏ラーにた 対する)の円錐のの半分すなりまます。 で対対された光は、脚電体が一のにに角のでで で放ける。含い換えれば、円離角のでで 関面に対連する。含い換えれば、円離 がの円錐からの光もこの側面がもたらされる。 果、円錐全体に相当する光東がもたらされる。

先端が切り取られた角體のそれぞれの斜行面は、 基部の側面に対して、内部での全反射の電界角 の この 2 倍程度の角度で傾斜していることが好選で ある。更に、斜行面の側面から前面へかけての幅 は、 P R 接合部の中心に対して内部での全反射の 臨界角 の 2 倍程度の角度をなす。接合の中心 の仮想の点光脈からの 2 の C の円離内の光は、斜 行面を通過する。

裏面反射器に向かって放出された光は斜行面に向かって放出された光は斜行面を適る第2の設出円離が存在する。 言い換えれば、矩形体の4つの側面の夫々につき、面1 1 および13 を通過する光の3つの設出円離が存在する。 従って、基本的に12個の設出円離があり、それらは金属や接触部による妨害からは大きな影響を受けない。

前面の接触部に向かって直接的にあるいは裏面からの反射によって間接的に放出された光は、少なくとも部分的には不透明な電気接触部によって接載される。従って、2つの完全な円錐相当より多少少ない光がLED前面から放出される。

このように、放出された光の約62%を含む12個の設出円離と、吸収される光である約10%を含む前面および裏面に中心を持つ2つの円離がある。放出された光の残りの分である28%は、LED表面に1回か2回反射した後、12個の設出円離の内の1個の中に反射によって入って来る

約10%にしか当らない。

光源を拡大すれば、斜行面を持つLEDの光出力は従来のLEDの光出力の1.5倍程度となる。 取り出し効率の50%の向上は大いに重要であり うる。

斜行面の模斜およびこれらの面が見込む角度は 内部での全反射の臨界角の2倍と同程度であるが、 pn接合郎の面接を増加させるにつれて、これら の値を変化させるのは妥当である。pn接合郎が LEDの裏面全体にわたって伸びている場合には、 斜行面と側面との間の角度は30度から80度の 範囲であれば適当であり、45度で好結果が得ら れる。

このように、例えばある実施例ではLEDは3 00μm角で全高が200μmであってよい。その側面の高さは100μmであり、斜行面は側面に対して45度の角度で伸びている。側面から3 0度から60度の範囲にある斜行面を持つLEDで試験したところ、同様の寸法で斜行面を持たない従来のLEDの光出力の1.5倍から2倍の光 可能性がかなりある。斜行面が製造過程において、わずかに荒く仕上げられて非酸面である場合、この可能性は高くなり、また荒い面からの多少の光の散乱がある。もし、脱出円離の外側にある28%の光の内の1/3しか取り出されないとしても、このLEDの取り出し効率は、従来の矩形LEDが約26%であるのに対して、約70%となる。このように、LEDの効率を約2.7倍向上できる可能性がある。

この効率は、実際にはまだ違成されていない。 全ての光がPn接合部の中心から放出される訳で はない。発光領域は基本的にはPn接合部の全領 域である。それは典型的にはLED断面の大部分 にわたっており、高電流密度でのLEDの劣化を 防いでいる。

更に、 p n 接合部の中心は電気接触が取られるシリカ層の閉口の上にある。 裏面の接触部に向かって放出された光はほとんど全て吸収される。 裏面の接触部の上方の p n 接合領域から放出された光は吸収されるが、この接触部は p n 接合領域の

取り出し効率の向上が見られた。

傾斜した遠部を持つしEDを作るには、従来の 半導体製造技術をそのまま適用すればよい。LE Dは半導体ウエファ上に従来同様多数形成される。 半導体表面にごくわずかなスクラッチをスクライ ブして亀裂誘発部(crack initiator)を発生さ せる。分割する際は、個々のLEDはスクライブ 線から伸びる結晶面にそって割れる。あるいは、 ダイアモンド・ダイシング・ソーを用いてLED をウエファから切り出す。

傾斜をつけたしEDを製作するには、平行なV字状の溝の列をウエファの一つの面21に、 従来のものとはぼ同様なダイアモンド・ダイシング・ソーを用いて切り込む。このダイシング・ソーの 周囲は、ウエファから分離される隣接するLEDに斜行面13を形成するためのV字状面に仕上げられる。切り込みの課さは所望の斜行面の幅を規定すべく調整される。

平行な V 字状溝の並び同士を互いに直交方向に ソーイング、つまり紹引きした後、溝の底からへ きかい面に添って割ることによって個々のLEDを互いに分離する。あるいは、溝の底に整列させた従来のダイシング・ソーを用いて、ウエファの厚みの残りの部分を切る2番目の行程を設け流さい。更にもう1つの方法としては、V字状溝と、ウエファの厚みの残りの部分の平行な切り込みをダイシング・ソーの1行程で作れるように、ダイシング・ソーの目囲を加工しておいてもよい。の引きの後、網引きされた表面近傍の光吸取性の高い、網引きによって損傷された材料を取り除くために、表面をエッチングする。

へきかい面に感って割ることによって実質的に 機面のLED側面11が形成されることがわかる であろう。斜行面はダイシング・ソーのダイアモ ンド粒子によってわずかに荒れる。側面もまた、 LEDが銀引きによって互いに分離されるときに わずかに荒れる。このような面からの光の非機面 反射は、LEDからの光の取り出し効率をわずか に増大させる。

上述の斜面を持つ角形LEDは、従来の直方体

らによって、六角形しEDの歩智まりは矩形のし EDの歩留まりの2/3となることがわかるであ ろう。12の面による光取り出し効率の増大は、 矩形の実施例における8つの面に比して大きく、 徒って、歩智まりの減少によるコストの増大を相 校できる。

第4回は高効率な光の取り出しを行なうしEDの別の実施例を横断面にて図示している。このしEDは上述の実施例と同様に、側面211と裏面212を持つ。しかし、斜行面の1つ213aがそれに隣接する側面211となす角度が、反対側の側面213bとそれに隣接する側面との間の角度と異なるという点に相違がある。図示しないが、簡単な非対称性が、他の2つの斜行面面214はLEDの角の内の1つの方向に斜めにシフトしている。

斜行面から離れた領域を照射する射出光円離に よる光取り出し効率の劣化を少なくするために、 向かい合う面の間の角度の相違はわずか2、3度 のものに比較して、半球状のものの方により、半球形の外形に関係をはなることができる。前面に関係を関係したができる。前面に対して、というでは個々のLEDを立びを持つウェファの前面に対してである。この実施例においてである。この実施例においてである。この実施例においてである。この実施例においてである。この実施のでは、大々のLEDは六時でするもつのはことを回し、大々の方面には、ウェファの前面には対しているという。というに、もの度で掲引きすることを正式によって形成される。

その後、上述のように環の底からへきかい面に 感って割るか、あるいはダイシング・ソーによる 切り込みをウエファを貧過して伸ばすことによっ て、個々のLEDが互いに分離される。後者の方 が好ましい。それは、半導体の結晶構造は 8 0 度 の角度での結晶へきかいに適さず、また隣接する LED間の三角形のかけらをなんの問題もなく取 り除くことができるからである。このようなかけ

である。劣化は側面と斜行面の寸法の選定によって避けることができる。しかし、LED内部で内側に反射した光の取出し効率は斜行面からの非対 你な反射によって増大される。

このような非対象な機制を設けた実施例は、上述の技術によって、単にダイアモンド・ソーの面を所望の非対象に構成し、それによって非対象の V字状準を形成することによって簡単に製作することができる。

特閒平3-35568(6)

いくらかは P n 接合面より下の側面から射出しうる。また、本発明の実施に当って、三角形あるいは八角形LEDなど、他の多角形の形状としてもよいことは明白であろう。従って、本顧特許請求の範囲の範囲内で、本発明は特に説明された以外の態機で実施しうるものである。

[発明の効果]

以上詳細に説明したように、本発明によれば、 LEDからの光の取り出し効率を向上させることができる。更に、本発明では、半導体ウエファからのLEDチップの歩止まりを著しく悪化させず、 またLEDの製造作業において簡単に実施できる。 4. 図面の簡単な説明

第1回は第1回および第4回は夫々本発明の実 集例の新面間、

第2回は複数のLEDを作るための半導体ウェ ファのカッティングを説明する断面図、

第3回はカッティング前の半導体ウェファの例 を示す数である。

10: 半導体材料本体

11、111、211:側面

12、112、212:裏面

13、113、213a. 213b:斜行面

14、114、214:前面

17:真面接触部

18:シリカ層

19:p型層

出顧人

ヒューレット・パッカード・カンパニー 代理人 長谷川 次男

